

115 年「晶片安全工程師人才培育計畫」課程表

主辦單位：教育部產學連結執行辦公室-國立臺北科技大學

協辦單位：鑑智實相科技股份有限公司、財團法人資訊工業策進會資安科技研究所

課程日期：115 年 8 月 15 日(六)~115 年 8 月 16 日(日)

課程地點：國立臺北科技大學綜合科館5樓電機工程系511電腦教室

課程報名網址：全國公私立各大專校院在學學生；實體 40 人及 Google Meet 線上 200 人

參與對象：09:00~18:00(報到時間：08:30~9:00，中午休息時間 12:00~13:00)

課程聯絡人：教育部產學連結執行辦公室-國立臺北科技大學

鄭經理 Tel：(02)2771-2171 分機 6012、E-mail：clcheng@ntut.edu.tw

日期	時間	課程單元主題/內容	授課教師
8/15 (六)	08:30-09:00	報 到	
	09:00-12:00	晶片安全破解的真實世界，從晶片卡到遊戲主機 1. 暖身，從晶片安全攻擊原理開始 2. 遊戲機改機及智慧卡破解，竟跟晶片安全有關 3. 晶片安全的國際認證框架：CC、SESIP、FIPS	鑑智實相科技(股)公司 林高裕 營運長
	12:00-13:00	用 餐 時 間	
	13:00-17:00	量子時代的安全盾牌：密碼硬體設計與 PQC 關鍵解密 1. 密碼硬體簡介 2. 淺談後量子密碼(PQC) 3. 初探晶片設計	鑑智實相科技(股)公司 洪維志 技術長 智根技術(股)公司 郭博鈞 執行長 陳奕達 硬體工程師
	17:00-18:00	綜 合 討 論	
8/16 (日)	08:30-09:00	報 到	
	09:00-12:00	晶片安全的攻防 1. 旁通道攻擊簡介 2. 錯誤注入攻擊簡介	鑑智實相科技(股)公司 洪維志 技術長
	12:00-13:00	用 餐 時 間	
	13:00-16:00	晶片安全檢測實務 1. 檢測設備簡介 2. 旁通道分析實務 3. 錯誤注入分析實務	鑑智實相科技(股)公司 洪維志 技術長
	16:00-17:00	半導體與晶片安全職涯定位九宮格 1. 從半導體與晶片安全趨勢看見職涯機會 2. 運用九宮格工具盤點學習經驗與職務方向 3. 將個人經驗轉譯為履歷與面試可用的能力證據	解智能資料梳理(股) 公司 技術服務處鄭惠如處長
	17:00-18:00	綜 合 討 論	

備註：

1.報名成功後將另行通知，並給予線上課程之連結

2.主辦單位保留報名名額資格審核權，以及修改、變更活動內容及額滿截止報名之權利。